



# SIEMENS MOBILITY

## JUNIOR ELECTRONICS DESIGN ENGINEER (RAIL INFRASTRUCTURE)

V našem R&D centru realizujeme kompletní řešení od definování požadavků přes vývoj softwaru, hardwaru a mechaniky až po verifikaci, validaci a typové zkoušky. Naše produkty jsou nasazovány po celém světě v rámci přechodu na moderní systémy řízení kolejové dopravy jako ETCS. Máme zájem o dlouhodobou spolupráci na projektech, které v tomto odvětví patří ke světové špičce a určují nové trendy.

Nabízíme příležitost podílet se na vývoji nové generace železničního přejezdu, inteligentního ovládání výhybky, návěstidel, světelné signalizace, balíz, počítačů náprav, vstupně výstupních modulů, ovládacích a zobrazovacích prvků vlaku apod. Máme zkušenosti s projekty nejvyšší bezpečnostní kategorie SIL4 dle Safety CENELEC norem EN 50128 a EN 50129 s důrazem na moderní komunikaci přes zabezpečený Ethernet s pokročilou preventivní diagnostikou a využitím procesoru k řízení v redundantním módu.

Klíčové zodpovědnosti:

- Vývoj bezpečnostní elektroniky pro železniční automatizaci
- Tvorba specifikací, návrh schémat, podpora návrhu PCB
- Testování a měření prototypů, typové zkoušky: klimatické, vibrační, EMC kompatibilita
- Analýza hazardů, tvorba technické dokumentace vyžadované normo

Požadavky:

- VŠ vzdělání technického směru (pozice je vhodná i pro absolventy)
- Angličtina pro každodenní komunikaci (němčina výhodou)
- Znalosti a praktické zkušenosti s návrhem embedded HW, digitálním i analogovým designem, napájecími zdroji, mikrokontroléry
- Zkušenosti s návrhem architektury v FPGA
- Výhodou je znalost vývoje bezpečnostních elektronických systémů
- Týmový duch, analytické a systémové myšlení, skutečné zaujetí pro kvalitu
- Ochota cestovat cca 3 týdny v roce

**Nabízíme širokou škálu benefitů, přidejte se k nám!**



**SIEMENS**

Kontaktní osoba: [jana.fatkova@siemens.com](mailto:jana.fatkova@siemens.com)