

Pro naši společnost **ELDIS Pardubice, s.r.o.**, která se řadí mezi přední světové hráče v oblasti radarových systémů a je součástí divize CSG Aerospace, hledáme zapáleného absolventa (či končícího studenta) na roli **HDL / VHDL / Verilog Developer!**

Zapojíte se do exkluzivních projektů zaměřených na vývoj, optimalizaci a neustálé zlepšování primárních radarových systémů. Ať už jste absolvent, nebo student, máte u nás dveře otevřené – rádi Vám pomůžeme růst. Budete pracovat s nejmodernějšími technologiemi v týmu plném špičkových odborníků. Sídíme v Pardubicích, a i když je pro nás alespoň částečná osobní přítomnost důležitá, jistě najdeme formu spolupráce, která bude vyhovovat oběma stranám!

Více informací o dané roli zde:

<https://czechoslovakgroup.jobs.cz/detail-pozice?r=detail&id=2000338517&rps=202&impressionId=>

Kontakt

Zbyněk Štrobach

HR Recruiter



Zbynek.strobach@czechoslovakgroup.com (Budeme se těšit na CV!)



731 632 953

