

KATEDRA MIKROELEKTRONIKY

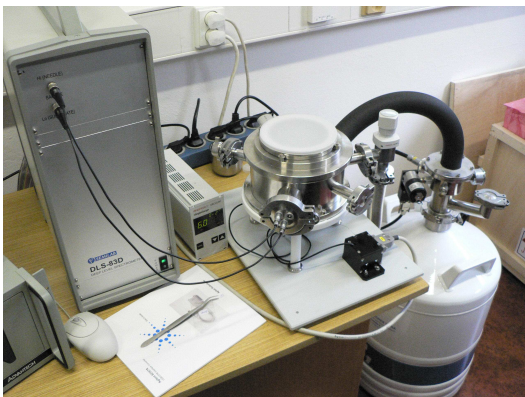


AKCE

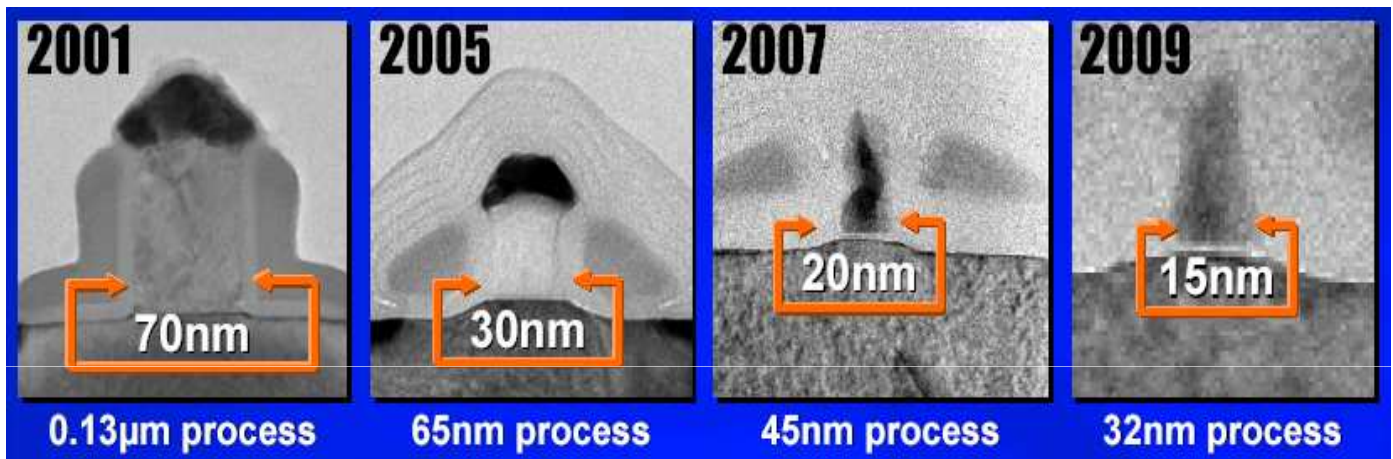


<http://aldebaran.feld.cvut.cz/pp/>

www.micro.fel.cvut



Quo vadis elektronika ?



Zmenšování rozměrů tranzistoru MOSFET

zdroj: Intel

Nanoelektronika

Přednáší: Doc. Voves

Úterý 13. 11., 16:15, posl. č. 51

Co se dovíte?

- Jaké jsou meze vývoje polovodičové elektroniky
- Jak vytvořit součástky s nanometrovými rozměry
- Současné a budoucí aplikace nanoelektroniky
- Možné další směry vývoje polovodičové elektroniky



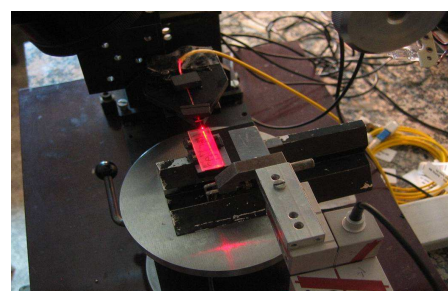
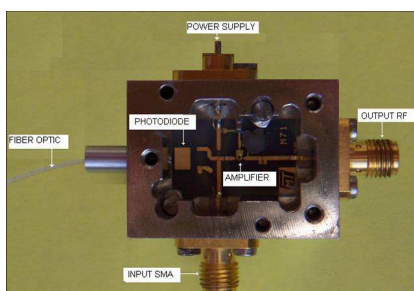
KATEDRA MIKROELEKTRONIKY



Prohlídka Laboratoří

S návrhovým systémem Cadence
Optoelektroniky

Výkonové elektroniky a elektronických systémů
Kvantové elektroniky a nanoelektroniky



Sraz: před katedrou mikroelektroniky

2. patro, blok A3 v

Út 13. 11. - 12,35 - 14,00 hod.

St 14. 11. - 12,35 - 14,00 hod.

Čt 15. 11. - 12,35 - 14,00 hod.

www.micro.fel.cvut

<http://Aldebaran.feld.cvut.cz/pp/>